

**P203 ΣΧΕΔΙΑΣΗ ΣΥΣΤΗΜΑΤΩΝ ΥΨΗΛΩΝ ΕΠΙΔΟΣΕΩΝ**  
**ΠΡΟΓΡΑΜΜΑ ΜΑΘΗΜΑΤΩΝ**

<b>α/α</b>	<b>Διδάσκων</b>	<b>Αντικείμενο</b>	<b>Ημερομηνία</b>
1	Ι. Καλόμοιρος	Εισαγωγή στις διατάξεις FPGAs και CPLDs. Εφαρμογές.	<b>26 Φεβρουαρίου 2018</b>
2	Ι. Καλόμοιρος	Εισαγωγή στη σχεδίαση συστημάτων με τη γλώσσα περιγραφής υλικού VHDL. Κύκλος σχεδίασης συστημάτων. Εργαστηριακό παράδειγμα με το Quartus/Vivado.	<b>5 Μαρτίου 2018</b>
3	Ι. Καλόμοιρος	Σχεδίαση συνδυαστικών κυκλωμάτων. Υλοποίηση πολυπλεκτών, αποκωδικοποιητών και συγκριτών. Θέματα Project 1	<b>12 Μαρτίου 2018</b>
4	Ι. Καλόμοιρος	Σχεδίαση αριθμητικών κυκλωμάτων Σχεδίαση ακολουθιακών κυκλωμάτων	<b>19 Μαρτίου 2018</b>
5	Ι. Καλόμοιρος	Μηχανές καταστάσεων σε VHDL-σχεδίαση ελεγκτών. Εργαστηριακά παραδείγματα.	<b>26 Μαρτίου 2018</b>
6	Ι. Καλόμοιρος	Σχεδίαση επεξεργαστών σε VHDL Παράδοση Project1. Θέματα Project 2	<b>16 Απριλίου 2018</b>
7	Ι. Καλόμοιρος	Επιτάχυνση επεξεργασίας με σχεδίαση στο υλικό / παραλληλοποίηση επεξεργασίας	<b>23 Απριλίου 2018</b>
8	Ι. Καλόμοιρος	Σχεδίαση επεξεργαστών ρομποτικής όρασης	<b>30 Απριλίου 2018</b>
Ειδικό σεμινάριο:	Μ. Δασυγένης	Συστήματα σε τσιπ (SoC) PYNQ-Project	<b>Σάββατο 5 Μαΐου</b>
9	Α. Μπαλουκτσής	Επισκόπηση των επεξεργαστών ψηφιακού σήματος (DSPs). Εφαρμογές επεξεργαστών ψηφιακού σήματος στη Ρομποτική.	<b>7 Μαΐου 2018</b>
10	Σ. Βολογιαννίδης	Εισαγωγή στον παράλληλο προγραμματισμό με την χρήση επεξεργαστών γραφικών. Εισαγωγή στην πλατφόρμα CUDA (Computer Unified Device Architecture) της NVIDIA.	<b>14 Μαΐου 2018</b>
11	Σ. Βολογιαννίδης	Προγραμματισμός σε CUDA. Θέματα Project 3.	<b>21 Μαΐου 2018</b>
12	Σ. Βολογιαννίδης	Υλοποίηση απλού project ρομποτικής σε CUDA	<b>4 Ιουνίου</b>
13		Εξετάσεις	<b>11 Ιουνίου 2018</b>