

α/α	Διδάσκων	Αντικείμενο	Ημερομηνία
1	Ι. Βουρβουλάκης	Άλγεβρα Boole και λογικές πύλες. Εισαγωγή στις διατάξεις FPGAs και CPLDs.	22-2-2023
2	Ι. Βουρβουλάκης	Εισαγωγή στη σχεδίαση συστημάτων με τη γλώσσα περιγραφής υλικού VHDL. Έλεγχος με testbench.	1-3-2023
3	Ι. Βουρβουλάκης	Σχεδίαση συνδυαστικών κυκλωμάτων. Υλοποίηση πολυπλεκτών, αποκωδικοποιητών και συγκριτών.	8-3-2023
4	Ι. Βουρβουλάκης	Σχεδίαση αριθμητικών κυκλωμάτων (αθροιστής/αφαιρέτης). Αρχές ιεραρχικής σχεδίασης.	15-3-2023
5	Ι. Βουρβουλάκης	Σχεδίαση ακολουθιακών κυκλωμάτων. Σχεδίαση απαριθμητών. Σχεδίαση ολισθητών.	22-3-2023
6	Ι. Βουρβουλάκης	Μηχανές καταστάσεων σε VHDL. Σχεδίαση ελεγκτών/επεξεργαστών σε VHDL.	29-3-2023
7	Ι. Βουρβουλάκης	Επιτάχυνση επεξεργασίας με σχεδίαση στο υλικό / παράλληλη επεξεργασία. Τεχνική pipeline για φίλτρα 1D. Υλοποίηση φίλτρων FIR.	5-4-2023
ΔΙΑΚΟΠΕΣ ΠΑΣΧΑ			
8	Ι. Βουρβουλάκης	Σχεδίαση επεξεργαστών ρομποτικής όρασης. Τεχνική pipeline για φίλτρα 2D. Υλοποίηση φίλτρων εικόνας.	26-4-2023
9	Σ. Βολογιαννίδης	Εισαγωγή στο GPU Computing και την CUDA	3-5-2023
10	Σ. Βολογιαννίδης	GPU Computing στο MATLAB	10-5-2023
11	Ι. Βουρβουλάκης	Εφαρμογές SoC.	17-5-2023
12	Σ. Βολογιαννίδης	Εισαγωγή στα παράλληλα και κατανεμημένα συστήματα	24-5-2023
	Μ. Δασυγένης	Ειδικό Υποχρεωτικό σεμινάριο Συστήματα σε τσιπ (SoC) PYNQ-Project.	Κυριακή 28-5-2023
		Κενή εβδομάδα	31-5-2023
		Κενή εβδομάδα	7-6-2023
13	Ι. Βουρβουλάκης	Τελική εξέταση	14-6-2023
		Συμπληρωματική εξέταση	Σάββατο 17-6-2023